(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-168845

(43)公開日 平成6年(1994)6月14日

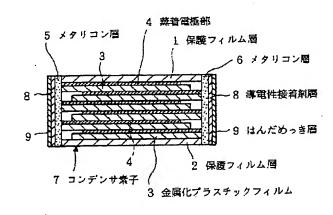
	4/30 1/147 4/24 3/34	3	別記号 01 01	F B C B	庁内整理番号 8019-5E 8019-5E 9174-5E 8019-5E 9154-4E	FΙ	審査請求	技術表示箇所 未請求 請求項の数4(全 5 頁)
(21)出願番号		特願平4-345477				(71)出願人	マルコン	61 /電子株式会社 長井市幸町1番1号
(22)出願日		平成4年	(1992)		30 🗅	(72) 発明者	遠藤和	ロ芳 長井市幸町1番1号 マルコン電子

(54) 【発明の名称】 チップ形積層フィルムコンデンサ

(57)【要約】

【目的】 電気的特性を損うことなく、経時変化が小さく、且つはんだ付け性良好なチップ形積層フィルムコンデンサの提供。

【構成】 外部となる保護フィルム層1,2間に金属化プラスチックフィルム3が複数積層され、この金属化プラスチックフィルム3の蒸着電極部4が交互に引き出された両端面部にメタリコン層5,6が施されたコンデンサ素子7のメタリコン層5,6上に導電性接着剤層8を形成し、この導電性接着剤層8上にはんだめっき層9を形成する。



【特許請求の範囲】

【請求項1】 金属化プラスチックフィルムを積層して 両端面部にメタリコン層を形成したコンデンサ素子と、 前記メタリコン層上に形成した導電性接着剤層と、この 導電性接着剤層上に形成したはんだめっき層とを具備し たことを特徴とするチップ形積層フィルムコンデンサ。

【請求項2】 導電性接着剤層が2層以上で形成されていることを特徴とする請求項1記載のチップ形積層フィルムコンデンサ。

【請求項3】 導電性接着剤層がメタリコン層を完全に 受い、且つコンデンサ素子側面の一部まで伸びて覆われ ていることを特徴とする請求項1又は請求項2記載のチップ形積層フィルムコンデンサ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、外部電極構造を改良し たチップ形積層フィルムコンデンサに関する。

[0002]

【従来の技術】近年、電子機器の小形化、高性能化、高 密度実装化が強く望まれており、その代表的なものが電 子部品のチップ化であり、コンデンサ分野においてもチ ップ化の傾向がますます拡大される状況にある。

【0003】中でもフィルムコンデンサの分野では、耐熱性の優れた有機誘電体材料が開発されてチップ化が可能となり、その商品化が急速に進められている。

【0004】チップフィルムコンデンサは、その生産性の優位性から積層方式で作られることが多く、これらチ 30ップ形積層フィルムコンデンサに関する技術が種々提案され実用化されている。

【0005】従来、一般化しているチップ形積層フィルムコンデンサ技術として、例えば大口径巻芯にプラスチックフィルムを所定数巻回して保護フィルムを巻回し、その外周に例えばアルミニウムを蒸着電極とした。全の外周に例えばアルミニウムを蒸着電極とした。この外間に前配と同様に保護フィルムを巻回し両端との外間にがある日本を施してなる母素子として、この母素子を前記して、この母素子を前記して、この母素子を前記して、この母素子を前記して、この母素子を前記して、この母素子を前記して、この母素子を前記して、この母素子を前に切断して、この母素子を前記して、この母素子を可能して、この母素子を可能して、この母素子を可能して、この母素子を可能して、このもので、この母素子の一般である。

【0006】しかして、このように構成してなるチップ 形積層フィルムコンデンサは、フロー法又はリフロー法 で印刷配線基板上に実装して使用することから、はんだ 付け性を考慮して、図4に示すように、例えば銅ー亜鉛 合金が溶射されて形成されているメタリコン層13上 に、はんだめっき層14を溶融めっき法等で形成してい 50

る.

【0007】しかしながら、上記構成になるチップ形積 層フィルムコンデンサは、メタリコン層13の表面が粗 く、めっき時の電流分布差が発生し、凹部にはめっきが 付かず、はんだ喰われが生じて印刷配線基板実装におけ るはんだヌレ性を著しく低下させる問題を抱えていた。

2

【0008】また、特開昭3-12910号公報には、メタリコン層上に中間めっき層と、その上にはんだめっき層を形成する技術が開示されているが、前述したはんだ喰われ問題は依然として残り、加えて、コンデンサ条子をめっき浴に浸液するため、めっき液がポーラスなメタリコン層を通して内部に浸入し、コンデンサ特性の劣化、信頼性の低下につながるという問題を抱えていた。

【0009】更に、メタリコン電極を設けコンデンサ素子にした後、樹脂含浸処理、研摩後めっき加工することも考えられるが、生産性に問題があり、必ずしも実用的な技術とは言えなかった。

[0010]

【発明が解決しようとする課題】以上述べたように、従来開示されている技術では、はんだ喰われが生じて印刷配線基板実装におけるはんだヌレ性を著しく低下させる問題があったり、又は、めっき液がポーラスなメタリコン層を通して内部に浸入し、コンデンサ特性の劣化、信頼性の低下につながるという問題を抱える結果となったり、或いは、生産性に問題があり、必ずしも実用的な技術とは言えなかったり、いずれにしても、フロー法又はリフロー法で印刷配線基板上に実装して使用するチップ形積層フィルムコンデンサ技術として、解決すべき課題をもつものであった。

[0012]

【課題を解決するための手段】本発明のチップ形積層フィルムコンデンサは、金属化プラスチックフィルムを積層して両端面部にメタリコン層を形成したコンデンサ素子と、前記メタリコン層上に形成した導電性接着剤層と、この導電性接着剤層上に形成したはんだめっき層とを具備したことを特徴とするものである。

[0013] また、導電性接着剤層が2層以上で形成されていることが導電性接着剤層のピンホール発生防止上望ましい。

【0014】更に、導電性接着剤層がメタリコン層を完全に覆い、且つコンデンサ素子側面の一部まで伸びて覆われていることが望ましい。

【0015】加えて、導電性接着剤層の表面粗さが50 µ以下であることが望ましい。

[0016]

【作用】本発明によれば、メタリコン層を導電性接着剤 で覆っているので、めっき眉形成時のめっき液の浸入が 阻止され、特性の劣化、特性の経時変化が抑えられる。

【0017】また、導電性接着剤の表面は滑らかである ため、メッキ時の電流分布差が発生せず、均一に、且つ 所望の厚さのめっき層を得ることができ、印刷配線基板 上への実装において、はんだ喰われがないので、はんだ ヌレ性が良く、はんだ付け性が著しく改善される。

【0018】なお、導電性接着剤層の表面粗さを50μ 以下とするのは、これ以上では凹部にめっきされず、は んだ喰われが生じ、はんだヌレ性を著しく低下してしま う理由に基づくものである。

[0019]

【実施例】以下、本発明のチップ形積層フィルムコンデ ンサにつき、実施例に基づき説明する。すなわち、公知 の手段で、大口径巻芯にプラスチックフィルムを所定数 巻回して保護フィルムを巻回し、その外周に例えばアル ミニウムを蒸着電極とした金属化プラスチックフィルム を一対重ね合せて巻回し、この外周に前記と同様に保護 20 フィルムを巻回し両端面にメタリコンを施してなる母素 子を前記大口径巻芯から取り外し回転鋸刃を用い半径方 向に切断し、図1に示すように外部が保護フィルム層1 及び2からなり、この保護フィルム層1,2間に金属化 プラスチックフィルム3が複数積層され、この金属化プ ラスチックフィルム3の蒸着電極部4が交互に引き出さ れた両端面部にメタリコン層 5, 6 が施されたコンデン サ素子7を用い、このコンデンサ素子7を構成する前記 メタリコン層 5, 6上に導電性接着剤を塗布-硬化して 導電性接着剤層 8 を形成し、しかる後、この導電性接着 30 剤層8上にはんだめっきを施してはんだめっき層9を形 成してなるものである。

【0020】以上のように構成してなるチップ形積層フ ィルムコンデンサによれば、メタリコン層 5,6 を導電 性接着剤層8で覆っているので、この導電性接着剤層8 上に形成されるはんだめっき層9とメタリコン層5,6 は直接接することはなく、メタリコン層5、6に、はん だめっき層9形成時のめっき液の浸入が阻止され、特性 の劣化、特性の経時変化が抑えられる。

*【0021】また、導電性接着剤層8の表面は滑らかで あるため、はんだめっき時の電流分布差が発生せず、導 電性接着剤層 8 上に均一に、且つ所望の厚さのはんだめ っき層 9 を得ることができ、印刷配線基板上への実装に おいて、はんだ喰われ現象は発生せず、はんだヌレ性が 良く、はんだ付け性が著しく改善される。

【0022】以下、具体的な実施例と従来例及び比較例 との特性比較について述べる。まず、以下に示す実施例 と従来例とに係るチップ形積層フィルムコンデンサそれ 10 ぞれの温度60℃、相対湿度95%の雰囲気において、 直流24Vを印加する耐湿負荷試験後の静電容量減少不 良(静電容量が初期値に対して10%以上減少したも の) の発生率を調べた結果、表1に示すようであった。 【0023】なお、試料は実施例1,2及び従来例とも 50個である。

【0024】 (実施例1) 前述のような手段で得たポリ フェニレンサルファイドフィルムを誘電体としたコンデ ンサ索子を構成するメタリコン層上に、粒径0.5μm の銀85%/樹脂15%(北陸塗料H9210)の導電 性接着剤を塗布-硬化して導電性接着剤層を形成し、こ の導電性接着剤層上に、錫:鉛の組成比を90:10と したはんだを用い、電解めっきをすることで厚さ8μm のはんだめっき層を形成してなる0.1μFのチップ形 積層フィルムコンデンサ。

【0025】なお、この場合、導電性接着剤層表面の粗 さを、表面50μの粗さをもつ板に当てて50μmの粗 さにコントロールした。

【0026】 (実施例2) 粒径10μmのニッケル80 %/樹脂20% (北陸塗料XNH9601-2) の導電 性接着剤を塗布ー硬化して導電性接着剤層を形成し、こ の導電性接着剤層の表面粗さ30μmとする点を除き、 実施例1と同じ条件で製作した0.1μFのチップ形積 層フィルムコンデンサ。

【0027】 (従来例) 導電性接着剤層を形成すること なく、メタリコン層上に直接はんだめっき層を形成して なる点を除き、実施例1と同じ条件で製作した0.1μ Fのチップ形積層フィルムコンデンサ。

[0028]

【表1】

試料	100時間後	500時間後	1000時間後
実施例1	0	0	0
実施例2	0	0	0
従来例	100	<u> </u>	

【0029】上記、表1から明らかなように、従来例の

て、実施例1及び実施例2のものは1000時間後も不 ものは100時間後で100%不良となったのに対し 50 良発生はなく、メタリコン層とはんだめっき層間に設け 5

る導電性接着剤層の優れた作用効果が実証された。

【0030】次に、導電性接着剤層の表面粗さとはんだ 付け性との関係について述べる。すなわち、導電性接着 剤層の表面粗さ30μとした前記実施例1、導電性接着 剤層の表面粗さ50μとした実施例2に加え、導電性接 着剤層の表面粗さ60μとした比較例1、導電性接着剤 層の表面粗さ80μとした比較例2、導電性接着剤層の 表面粗さ100μとした比較例3それぞれのはんだ付け 性を調べた結果、実施例1及び実施例2のものは、優れ たはんだ付け性を実証したが、比較例1~比較例3のも のは導電性接着剤層の表面粗さが粗くなるに応じてはん だ付け性が悪くなる傾向を示し、この結果から、導電性 接着剤層の表面粗さとしては、50 μ以下にすることが 表面が滑らかであり、はんだめっき時の電流分布差が発 生せず均一なはんだめっき層が得られ、良好なはんだ付 け性を得る上で考慮すべき事項であることがわかる。そ して、導電性接着剤層の表面粗さとして50 μ以下とす るのは、これ以上では導電性接着剤層表面の凹部にめっ きされず、はんだ喰われが生じはんだヌレ性を著しく低 下してしまう理由に基づくものと考えられる。

【0031】なお、上記実施例では、それなりの厚さを前提に導電性接着剤層として1層のものを例示して説明したが、導電性接着剤層の厚さが薄い場合、導電性接着剤層に発生するピンホールを原因として、はんだめっき層形成時、はんだめっき液がメタリコン層に接触し、メタリコン層を通してはんだめっき液がコンデンサ素子内に浸透する危険性があることから、この危険性を防止するため、導電性接着剤層を2層以上にするとより効果的である。

【0032】更に、上配実施例では、導電性接着剤層を メタリコン層上にのみ形成するものを例示して説明した が、図2に示すようにメタリコン層5,6を導電性接着 剤層 8 で完全に覆い、且つコンデンサ素子 7 の側面の一部まで伸びて導電性接着剤層 8 で覆うように形成すれば、メタリコン層 5 , 6 が形成される金属化プラスチックフィルム 3 との境界部 1 0 も導電性接着剤層 8 で覆われることになるため、はんだめっき層 9 形成時、この境界部 1 0 を介してコンデンサ素子 7 内部へのめっき液の浸入が完全に阻止され、より優れた特性劣化防止効果を得ることが可能となる。

[0033]

【発明の効果】本発明によれば、電気的性能を損うことなく、経時変化が小さく、はんだ付け性の良好なチップ 形積層フィルムコンデンサを得ることができる。

【図面の簡単な説明】

【図1】本発明の一実施例に係るチップ形積層フィルム コンデンサを示す正断面図。

【図2】本発明の他の実施例に係るチップ形積層フィル ムコンデンサを示す正断面図。

【図3】従来例に係るチップ形積層フィルムコンデンサ を示す正断面図。

20 【図4】従来例に係るチップ形積層フィルムコンデンサを示す正断面図。

【符号の説明】

- 1 保護フィルム層
- 2 保護フィルム層
- 3 金属化プラスチックフィルム
- 4 蒸着電極部
- 5 メタリコン層
- 6 メタリコン層
- 7 コンデンサ素子
- 0 8 導電性接着剤層 9 はんだめっき層
 - 10 境界部

[図 2] [図 3]

A 無好破極的
1 保護フィルム階
6 メタリニン語
7 ニンデンサネ子
8 等電性接着解暦
6 メタリニン語
9 はんだめっき語
9 はんだめっき語
1 はんだめっき語



